





(11)Publication number:

11-185006

(43) Date of publication of application: 09.07.1999

(51)Int.CI.

G06K 19/10 G06K 17/00 G06K 19/07

(21) Application number: 09-357103

(71)Applicant: DAINIPPON PRINTING CO LTD

(22) Date of filing:

25.12.1997

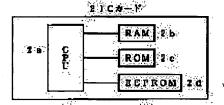
(72)Inventor: HAYASHI MASAHIRO

## (54) IC CARD

### (57) Abstract:

PROBLEM TO BE SOLVED: To prevent illegal access from the outside of a card and to improve security without increasing the kind of dedicated file by arranging a flag for specifying the ability/disability of execution for every operation in each data area.

SOLUTION: An IC cod 2 has a CPU 2a and an EEPROM 2d as a non-volatile memos. The mutual. certification is performed between terminal equipment and the IC card 2 and after the certification is established, read/write into memories 2a-2d of the IC card 2 is possible. Concerning the EEPRCE 2d, the flags (addition flag, subtraction flag, multiplication flag and division flag) for specifying the ability/disability of execution for every operation are arranged in data areas. The set/cancel of the flag is certified by password collection, password certification and fingerprint or the like. In the case of addition to be used for the accumulation of how many times the card is utilized, while referring to the flag set in an addition data file, addition is performed by an adding instruction when the flag is turned on.



#### LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

Number of appeal against examiner's decision of

rejection]

[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

(19)日本国特許庁(JP)

## (12)公開特許公報(A)

(11)特許出願公開番号

# 特開平11-185006

(43)公開日 平成11年(1999)7月9日

, <u>, , , , , , , , , , , , , , , , , , </u>				
(51) Int. Cl.	識別配号 庁内整理番号	FI		技術表示箇所
G06K 19/10		G06K 19/00	R	
17/00		17/00	T	
19/07		19/00	. N	
		審査請求	· 未請求 請求項の数 2	OL (全5頁)
21)出願番号	<b>特願平9-357103</b>	(71)出願人	0 0 0 0 0 2 8 9 7	
и / размя ва · ј	10 mg = 3	(117四級人		
22)出願日	平成9年(1997)12月25日		大日本印刷株式会社	
447年联口	平成9年(1997)12月25日		東京都新宿区市谷加賀町	17一」日1番1号
		(72)発明者		•
	•		東京都新宿区市ケ谷加賀	设町一丁目1番1号
			大日本印刷株式会社内	•
		(74)代理人	弁理士 蛭川 昌信	(外7名)
			•	,
		•		•
	•		,	
•				•
			•	
				•
•				

#### (54) 【発明の名称】 I Cカード

#### (57)【要約】

【課題】 専用のファイルの種類を増やすことなく、カード外からの不正なアクセスを防止してセキュリティを向上させる。

【解決手段】 端末装置とICカード間で相互に認証し、認証成立後ICカードのメモリの読み書きを可能とし、不揮発性メモリのデータエリアでの演算機能を有するICカードにおいて、演算ごとに実行可/不可を規定するフラグを各データエリアに配し、フラグの状態によって演算命令を制御することを特徴とする。

#### EEPROM

加算EF	減算BF	乗算EF	除算EF	
フラグ	フラグ	フラグ	フラグ	

#### 【特許請求の範囲】

【請求項1】 制御手段、RAM、不揮発性メモリ、R OMを有し、端末装置とICカード間で相互に認証し、 認証成立後ICカードのメモリの読み書きを可能とし、 不揮発性メモリのデータエリアでの演算機能を有するI Cカードにおいて、 演算ごとに実行可/不可を規定する フラグを各データエリアに配したことを特徴とするIC カード。

記フラグはデータエリアの管理者権限を有する認証によ って解除、設定が可能であることを特徴とするICカー ۴.

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、不揮発性メモリと して、例えば、EEPROM (ElectricallyErasable a nd Programable Read Only Memory) を有し、カード内 のデータエリアでの演算機能を有する制御機能付きIC カードに関する。

[0002]

【従来の技術】近年、プリペイドカード等さまざまな形 で使用されているICカードは、図4に示すように、リ ーダ/ライタ1とICカード2間で互いに認証し、相手 が真正であると判断した場合にICカードのメモリの読 み書きを可能としている。その場合、演算はリーダノラ イタ1で実施し、結果を I C カード内部へ転配する方式 や、図4に示すように、リーダ/ライタ1から【Cカー ド2に対してコマンドを送信し、これを受信したICカ ードは、コマンドを解釈して書き込み/読み出し等の処 理を実行し、処理結果をレスポンスとしてリーダ/ライ タ1へ返す方式がある。

【0003】図5に示すように、ICカード2は、制御 手段としてのCPU2a、RAM2b、ROM2c、不 揮発性メモリとしてのEEPROM2dを有しており、 ROM2cに記憶されているプログラムをCPU2aに 読み込み、リーダ/ライタ1から送信されるコマンドを I/Oポートを通して受信すると、コマンドとともに送 信されたデータを読み込んで必要な処理を行い、結果を EEPROM 2 dの所定のファイルに書き込み、 I/O ポートを通してレスポンスを出力する。

【0004】認証処理は、リーダ/ライタとICカード 側で同じ照合用のデータ(パスワード)をもっておき、 これらを比較することにより行う。例えば、ICカード 側における認証について説明すると、図6(a)に示す ように、リーダ/ライタ1から送られてきたデータ長し の照合コマンドと、図6(b)に示すような、ICカー ド自身が持っている長さL′の照合データとを比較す

【0005】図7に示すように、まずデータ長しとし、

/ライタ1は真正なものではないと判断される。 L= L´であれば、データ内容について照合し、内容が一致 すれば照合 〇 Kとなり、リーダ/ライタ1 は真正なもの であると判断される。

【0006】また、パスワードに代えて、乱数を発生さ せて暗号を生成し、これを用いて相互に認証することも 行われている。

[0007]

【発明が解決しようとする課題】従来のCPU付きIC 10 カードは、コマンド制御をパスワード照合、あるいは暗 号認証で制御していたため、パスワードや暗号が盗用さ れたとき、ICカード内のデータの書き換えが自由に行 われてしまう。

【0008】本発明は上記課題を解決するためのもの で、専用のファイルの種類を増やすことなく、カード外 からの不正なアクセスを防止してセキュリティを向上さ せることを目的とする。

[0009]

【課題を解決するための手段】本発明は、制御手段、R AM、不揮発性メモリ、ROMを有し、端末装置とIC カード間で相互に認証し、認証成立後ICカードのメモ りの読み書きを可能とし、不揮発性メモリのデータエリ アでの演算機能を有するICカードにおいて、演算ごと に実行可/不可を規定するフラグを各データエリアに配 したことを特徴とする。また、本発明は、フラグはデー タエリアの管理者権限を有する認証によって解除、設定 が可能であることを特徴とする。

[0010]

【発明の実施の形態】以下、本発明のICカードの実施 の形態について説明する。なお、本発明のICカードの 構成は図4、図5で示したような制御手段としてのCP U、RAM、不揮発性メモリとしてEEPROM、RO Mを有し、端末装置とICカード間で相互に認証し、認 証成立後ICカードのメモリの読み書きを可能とするも のであり、制御手段としてはCPU以外にもワイヤード ロジック等も含み、不揮発性メモリとしてはEEPRO M以外にもFRAM(強誘電体性メモリ)等も含むもの である。図1は不揮発性メモリをEEPROMとしたと きのメモリ内のファイルを説明する図、図2は購買可能 金額の設定処理フローを説明する図、図3は減算処理フ ローを説明する図である。図1は四則演算の場合に、演 算ごとに実行可能/実行不可能を規定するフラグ(加算 フラグ、減算フラグ、乗算フラグ、減算フラグ)をデー タエリアに配してフラグにより演算命令を制御する例を 示している。このフラグは、データの桁あふれ、基準値 に満たない等のため演算が実行できない場合や、特定の 演算のみ実行可能にして、他の演算は実行不可にする場 合等に用いる。このフラグの設定、解除は、データエリ アの管理者権限を持つ認証の成功を必要とする。この場 とを比較し、L≠L´であれば照合NGであり、リーダ 50 合の認証例としては、パスワード照合、暗号認証、指紋

等の生体認証があり、これらの1つ、或いは複数を組み合わせて用いる。

【0011】図1に示すデータエリアにアクセスするた めには、まず、パスワード照合、あるいは暗号認証によ ってアクセス権を得ることが必要である。アクセス権を 得た後、演算が可能となるのは、演算フラグがONにな っている場合である。例えば、カードの利用回数の積算 等に用いられる加算では、加算データファイル(EF) に設定されているフラグを参照し、フラグがONの場合 に加算処理が実行可能となり、加算命令により加算が行 われる。なお、EFはデータ等を格納する基礎ファイル を意味している。例えば、プリペイドカードで使用した 料金の減額等に利用される減算では、減算データファイ ル(EF)のフラグを参照し、フラグがONの場合に減 算処理が実行可能となり、減算命令により減算が行われ る。例えば、使用度数と1度数当たりの費用との積を減 算する場合等に用いられる乗算では、乗算データファイ ル(EF)のフラグを参照し、フラグがONの場合に乗 算処理が実行可能となり、乗算命令により乗算が行われ る。例えば、残額を1度数当たりの費用で除算して残り 利用可能回数を演算する場合等に用いられる除算では、 除算データファイル(EF)のフラグを参照し、フラグ がONの場合には除算処理が実行可能となり、除算命令 により除算が行われる。

【0012】そして、これらの演算において所定のフラグがOFFの場合には、その演算は禁止され、リーダ/ライタ側から演算命令を出してもそのエリアの演算は投 行されず、このことは、例えば、リーダ/ライタを通して表示等の手段により通知される。なお、上記では四則演算を対象にして説明したが、本発明はこれに限らず、データエリアで行われる任意の演算に対してフラグを配し、各エリアに適用される演算命令を制御することも可能である。

 タエリアの管理者権限を持つ認証の成功が条件であるため、セキュリティを向上させることができ、特にパスワード照合、暗号認証、生体認証を組み合わせることにより、データエリアの属性管理を格段に向上させることができる。

【0015】図3は減算処理フローを示す図である。減 算処理は、減額要求待ちの状態にあって、利用額に応じ た減額要求があると(S11)、パスワード照合が行わ れる(S12)。もちろん、パスワード照合に代えて暗 10 号認証等の他の認証方法でもよい。パスワードが一致す れば(S13YES)、ICカードのデータエリア内の 減算フラグを参照にいく。 パスワードが一致しなければ (S13N〇)処理は終了する。参照した結果、減算フ ラグがONであれば(S14YES)、プリペイド領域 の減算可能金額(残額)が、減算要求額より大きいか否 か比較判断する(S15)。減算フラグがOFFであれ ば処理は終了する。 残額が減算要求額より大きく減算可 能であれば(S15YES)、減算処理を実行する(S 16)。残額が減算要求額より小さく減算不可能であれ ば(S15NO)、減算フラグをOFFにし(S1 7)、フラグがOFFであることを外部へ通知する (S 18)。なお、515において、残額が一定基準額を下 回った段階で減算フラグをOFFにして減額を禁止する ようにしてもよい。こうして、波算フラグがOFFにな ると、図2の処理フローにより、再度、購買可能金額の 設定、フラグの再設定を行うことにより購買可能とな

【0016】このように、データエリアごとに設定したフラグにより演算命令を制御しているので、カード外か 0 らの不正なアクセスを防止することが可能である。

[0017]

40

【発明の効果】以上のように本発明によれば、演算命令しまかが演算できないような不適切なエリアに適用されてきる。また、演算が実施できる。かからのを防止することができる。また、カード内部にフラグをより効果を行うことができる。また、カード内部にフラグをないできる。また、カード内部にフラグをないできる。また、カード内部やすことができる。また、フラードとのの異を増せることができる。特にバスワード認証だけでなど、要用の上ではなどを組みがカードとの暗号認証や生体認証などを組み合ことができる。 特にバスワード認証だけでなど 組み合ことができる。 特にバスワードと配証だけでなどを組み合ことができる。 サータエリアの属性管理をより強固にすることができる。

【図面の簡単な説明】

【図1】 EEPROMのデータファイルを説明する図 である。

【図2】 購買可能金額の設定処理フローを説明する図である。

(4)

特開平11-185006

6

【図3】 減算処理フローを説明する図である。

【図4】 リーダ/ライタとICカードの通信を説明す

る図である。

【図5】 ICカードの構成を説明する図である。

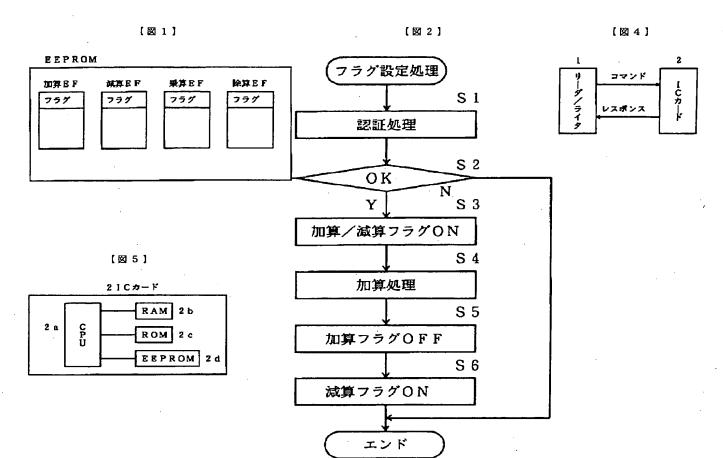
【図 6】 パスワード照合を説明する図である。

【図7】 パスワード照合を説明する図である。

【符号の説明】

1 … リーダ/ライタ、 2 … I Cカード、 2 a … C P U、

2 d ··· E E P R O M



【図7】

【図 6】

[図3]

